

⑫ 公開実用新案公報 (U)

昭60-129154

⑬ Int. Cl. 4

H 01 L 23/48  
21/58  
21/60

識別記号

庁内整理番号

7357-5F  
6679-5F  
6732-5F

⑭ 公開 昭和60年(1985)8月30日

審査請求 未請求 (全2頁)

⑮ 考案の名称 半導体装置用リードフレーム

⑯ 実 願 昭59-15509

⑰ 出 願 昭59(1984)2月7日

⑱ 考 案 者 柳 原 臣 吾 東京都港区芝5丁目33番1号 日本電気株式会社内

⑲ 出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

⑳ 代 理 人 弁理士 内 原 晋

㉑ 実用新案登録請求の範囲

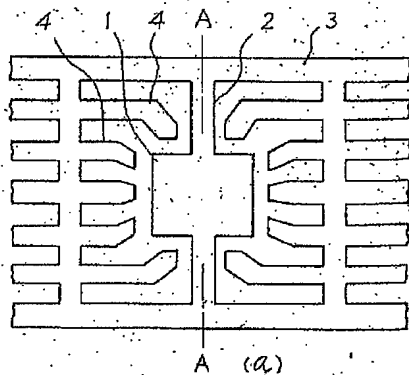
半導体素子(ペレット)を搭載するためのアイランドと、このアイランド周囲に先端が集まるように配置された多数のリード端子とを一組とする多数組が、前記アイランドを両側から吊り部で吊っている外枠でもって細長く連なり一体に形成されている半導体装置用リードフレームにおいて、前記アイランドの底面が前記外枠の底面と同一平面上にある関係保持したまま、前記アイランドのペレット搭載面にペレットを搭載したとき、このペレットの上面が前記リード端子の上面とほぼ同一高さになるよう押しつぶし加工により押しつぶされていることを特徴とする半導体装置

用リードフレーム。

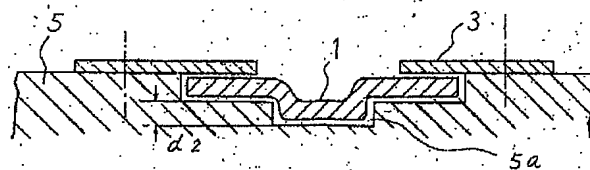
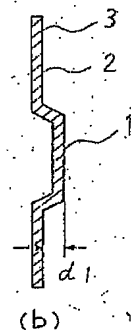
図面の簡単な説明

第1図aは従来のリードフレームの部分平面図、同図bは同図aのA-A断面図、第2図は第1図のリードフレームを搬送レールにセットした状態を示す断面図、第3図aは本考案の一実施例の部分平面図、同図bは同図aのA-A断面図、第4図は第3図のリードフレームを搬送レールにセットした状態を示す断面図である。

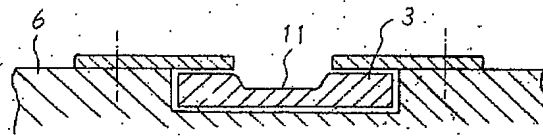
1、11……アイランド、2……吊り部、3……外枠、4……リード端子、5、6……搬送レール、5a……アイランド部收容溝。



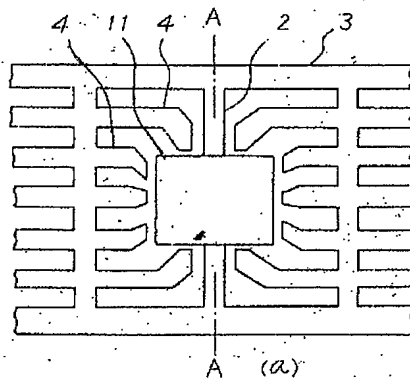
第1図



第2図



第 4 図



第 3 図

